

图 2 所示，为配合 Altium Designer 软件进行 FPGA 以及嵌入式智能设计的可重构的硬件验证平台。该验证平台与 Altium Designer 一起组成了可进行实时设计 Live Design 的创新平台 Innovation station。在这个创新平台下，设计者可进行 FPGA 以及嵌入式软件的设计，调试以及验证。可重构的硬件验证平台 NanoBoard2 可以通过可插拔的 FPGA 子板支持独立于各 FPGA 源厂商的设计，设计成果可选择下载到不同的 FPGA 厂商的不同芯片中去。NanoBoard2 周围的可插拔的外设板可以按照设计者的需要进行配置，实现可重构的硬件验证平台的功能。

1.3 公司理念

"Historically, the most advanced, state of the art design tools have been prohibitively priced, with access being limited to engineers based in the few companies that could afford them. The Altium vision – unchanged since the company's inception – is to break down these barriers to innovation and technological advancement and provide every engineer and system designer with easy access to the best possible design tools."——Nick Martin, Founder & Joint CEO

“长久以来，大多数高端的设计工具以其昂贵的价格，限制了工程师只能在少数公司中使用。而 Altium 公司一贯的理念就是打破传统的价格束缚，以先进的技术为广大工程师及系统设计人员提供最适合的设计工具。”

Innovation 的概念。Altium 的 Altium Designer 设计软件致力于革新的电子产品设计平台，为广大的工程师提供统一的一体化的电子设计环境，让工程师们集中精力于推出不断创新的下一代电子产品。

2. DXP 系统平台介绍

(5 minutes)

当你从开始菜单选择 **Programs » Altium » Altium Designer** 运行软件时实际是运行 DXP.EXE。Altium Designer 下的 DXP 平台可以使各位工程师完成你们的设计，应用接口自动地配置成适合您工作的文本。例如，当你打开一张原理图文件，工具栏、菜单和快捷键都被激活。这个功能意味着当你设计 PCB、生成 BOM 表、电路仿真等工作的时候与之相关的工具栏菜单和快捷键都将被激活。

所有的工具栏、菜单和快捷键也可以被用户自定义为自己熟悉的排列方式。

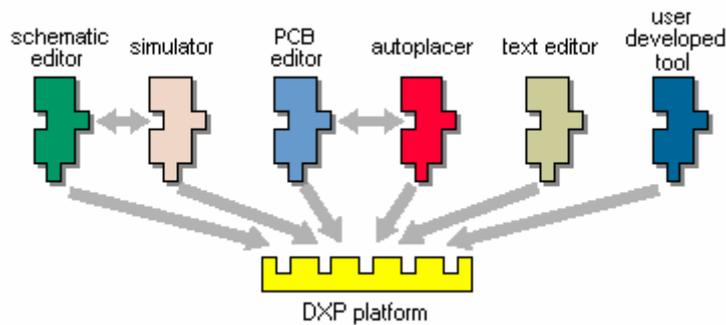


图 3 Altium Design 的软件集成结构

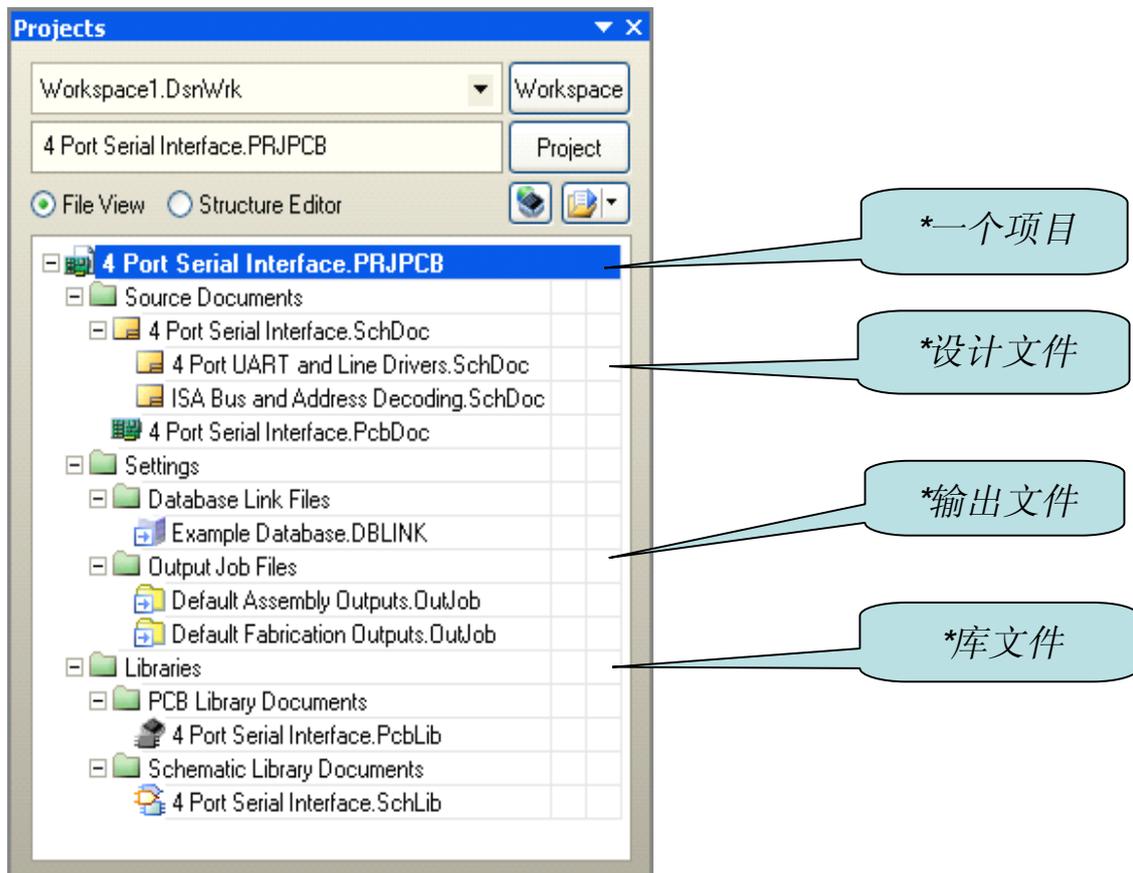


图 4 项目结构图