

		0100=保留 0110=保留	0101=保留 0111=外部中断组 1[2]	
GPA3	[15:12]	0000=输入 0010=UART RTSn [0] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 1[3]	0000
GPA4	[19:16]	0000=输入 0010=UART RXD[1] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 1[4]	0000
GPA5	[23:20]	0000=输入 0010=UART RTXD[1] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 1[5]	0000
GPA6	[27:24]	0000=输入 0010=UART CTSn [1] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 1[6]	0000
GPA7	[31:28]	0000=输入 0010=UART RTSn [1] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 1[7]	0000

GPADAT	位	描述
GPA[7:0]	[7:0]	当端口作为输入端口时，相应的位管脚状态，当端口作为输出段实时，管脚状态等同于相应的位。当端口作为功能管脚是，读取未被定义的值

GPAPUD	位	描述
GPA[n]	[2n+1: 2n]	00=禁止上拉/下拉

	n=0~7	01=下拉使能 10=上拉使能 11=保留
--	-------	-----------------------------

GPACONSLP	位	描述	初始状态
GPA[n]	[2n+1: 2n] n=0~7	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPAPUDSLP	位	描述
GPA[n]	[2n+1: 2n] n=0~7	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

10.2.2 端口 B 控制寄存器

端口 B 控制寄存器包括五个控制寄存器，分别是 GPBCON、GPBDAT、GPBPUD、GPBCONSLP、GPBPUDSLP。

寄存器	地址	读/写	描述	复位值
GPBCON	0x7F008020	读/写	端口 B 配置寄存器	0x40000
GPBDAT	0x7F008024	读/写	端口 B 数据寄存器	未定义
GPBPUD	0x7F008028	读/写	端口 B 上拉寄存器	0x00005555
GPBCONSLP	0x7F00802C	读/写	端口 B 睡眠模式配置寄存器	0x0
GPBPUDSLP	0x7F008030	读/写	端口 B 睡眠模式上拉/下拉寄存器	0x0

GPBCON	位	描述		初始状态
GPB0	[3:0]	0000=输入 0010=UART RXD[2] 0100=IrDA RXD 0110=保留	0001=输出 0011=Ext.DMA 请求 0101=ADDR_CF[0] 0111=外部中断组 1[8]	0000
GPB1	[7:4]	0000=输入 0010=UART TXD[2] 0100=IrDA TXD 0110=保留	0001=输出 0011=Ext.DMA Ack 0101=ADDR_CF[1] 0111=外部中断组 1[9]	0000
GPB2	[11:8]	0000=输入 0010= UART RXD[3] 0100= Ext.DMA Req 0110=I2C SCL[1]	0001=输出 0011= IrDA RXD 0101= ADDR_CF[2] 0111=外部中断组 1[10]	0000
GPB3	[15:12]	0000=输入 0010= UART TXD[3] 0100= Ext.DMA Ack 0110= I2C SDA[1]	0001=输出 0011= IrDA TXD 0101=保留 0111=外部中断组 1[11]	0000
GPB4	[19:16]	0000=输入 0010= IrDA SNBW 0100=CF Data DIR 0110=保留	0001=输出 0011=CAM FIELD 0101=保留 0111=外部中断组 1[12]	0010
GPB5	[23:20]	0000=输入 0010=I2C SCL[0] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 1[13]	0000
GPB6	[27:24]	0000=输入 0010= I2C SDA[0] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 1[14]	0000

GPBDAT	位	描述
GPB[6:0]	[6:0]	当端口作为输入端口时，相应的位处于管脚状态。当端口作为输出端口时，管脚状态于相应的位相同。当端口作为功能管脚时，读取未被定义的值。

GPBPUD	位	描述
GPB[n]	[2n+1: 2n] n=0~6	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

GPBCONSLP	位	描述	初始状态
GPB[n]	[2n+1: 2n] n=0~6	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPBPUDSLP	位	描述
GPB[n]	[2n+1: 2n] n=0~6	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

10.2.3 端口 C 控制寄存器

端口 C 控制寄存器包括五个控制寄存器，分别是 GPCCON、GPCDAT、GPCPUD、GPCCONSLP、GPCPUDSLP。

寄存器	地址	读/写	描述	复位值
GPCCON	0x7F008040	读/写	端口 C 配置寄存器	0x0000
GPCDAT	0x7F008044	读/写	端口 C 数据寄存器	未定义
GPCPUD	0x7F008048	读/写	端口 C 上拉寄存器	0x00005555
GPCCONSLP	0x7F00804C	读/写	端口 C 睡眠模式配置寄存器	0x0
GPCPUDSLP	0x7F008050	读/写	端口 C 睡眠模式上拉/下拉寄存器	0x0

GPCCON	位	描述	初始状态
GPC0	[3:0]	0000=输入 0001=输出 0010=SPI MISO[0] 0011=保留 0100=保留 0101=保留 0110=保留 0111=外部中断组 2[0]	0000
GPC1	[7:4]	0000=输入 0001=输出 0010=SPI CLK [0] 0011=保留 0100=保留 0101=保留 0110=保留 0111=外部中断组 2[1]	0000
GPC2	[11:8]	0000=输入 0001=输出 0010=SPI MOSI [0] 0011=保留 0100=保留 0101=保留 0110=保留 0111=外部中断组 2[2]	0000
GPC3	[15:12]	0000=输入 0001=输出 0010=SPI CSn[0] 0011=保留 0100=保留 0101=保留 0110=保留 0111=外部中断组 2[3]	0000
GPC4	[19:16]	0000=输入 0001=输出 0010=SPI MISO[1] 0011=MMC CMD2 0100=保留 0101=I2S_V40 DO[0] 0110=保留 0111=外部中断组 2[4]	0000
GPC5	[23:20]	0000=输入 0001=输出	0000

		0010=SPI CLK[1] 0100=保留 0110=保留	0011=MMC CLK2 0101= I2S_V40 DO[1] 0111=外部中断组 2[5]	
GPC6	[27:24]	0000=输入 0010=SPI MOSI [1] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 2[6]	0000
GPC7	[31:28]	0000=输入 0010=SPI CSn [1] 0100=保留 0110=保留	0001=输出 0011=保留 0101= I2S_V40 DO[2] 0111=外部中断组 2[7]	0000

GPCDAT	位	描述
GPC[7:0]	[7:0]	当端口作为输入端口时，相应的位处于管脚状态，当端口作为输出端口时，管脚状态于相应的位状态相同。当端口作为功能管脚时，读取未被定义的值。

GPCPUD	位	描述
GPC[n]	[2n+1: 2n] n=0~7	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

GPCCONSLP	位	描述	初始状态
GPC[n]	[2n+1: 2n] n=0~7	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPCPUDSLP	位	描述
GPC[n]	[2n+1: 2n] n=0~7	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

10.2.4 端口 D 控制寄存器

端口 D 控制寄存器包括五个控制寄存器，分别是 GPDCON、 GPDDAT、 GPDPUD 、 GPDCONSLP、 GPDPUDSLP。

寄存器	地址	读/写	描述	复位值
GPDCON	0x7F008060	读/写	端口 D 配置寄存器	0x00
GPDDAT	0x7F008064	读/写	端口 D 数据寄存器	未定义
GPDPUD	0x7F008068	读/写	端口 D 上拉寄存器	0x00000155
GPDCONSLP	0x7F00806C	读/写	端口 D 睡眠模式配置寄存器	0x0
GPDPUDSLP	0x7F008070	读/写	端口 D 睡眠模式上拉/下拉寄存器	0x0

GPDCON	位	描述	初始状态
GPD0	[3:0]	0000=输入 0010=PCM SCLK[0] 0100=AC97 BITCLK 0110=保留 0001=输出 0011=I2S CLK[0] 0101=保留 0111=外部中断组 3[0]	0000
GPD1	[7:4]	0000=输入 0010=PCM EXTCLK [0] 0100=AC97 RESETn 0110=保留 0001=输出 0011= I2S CDCLK[0] 0101=保留 0111=外部中断组 3[1]	0000
GPD2	[11:8]	0000=输入 0010=PCM FSYNC [0] 0001=输出 0011= I2S LRCLK[0]	0000

		0100=AC97 SYNC 0110=保留	0101=保留 0111=外部中断组 3[2]	
GPD3	[15:12]	0000=输入 0010=PCM SIN[0] 0100=AC97 SDI 0110=保留	0001=输出 0011= I2S DI[0] 0101=保留 0111=外部中断组 3[3]	0000
GPD4	[19:16]	0000=输入 0010=PCM SOUT[0] 0100=AC97 SDO 0110=保留	0001=输出 0011= I2S DO[0] 0101=保留 0111=外部中断组 3[4]	0000

GPDDAT	位	描述
GPD[4:0]	[4:0]	当端口作为输入端口时，相应的位处于管脚状态，当端口作为输出端口时，管脚状态于相应位的状态相同。当端口作为功能管脚时，读取未被定义的值。

GPDPUD	位	描述
GPD[n]	[2n+1: 2n] n=0~4	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

GPDCONSLP	位	描述	初始状态
GPD[n]	[2n+1: 2n] n=0~4	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPDPUDSLP	位	描述

GPD[n]	[2n+1: 2n] n=0~4	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留
--------	---------------------	---

10.2.5 端口 E 控制寄存器

端口 E 控制寄存器包括五个控制寄存器，分别是 GPECON、 GPEDAT、 GPEPUD 、 GPECONSLP、 GPEPUDSLP。

寄存器	地址	读/写	描述	复位值
GPECON	0x7F008080	读/写	端口 E 配置寄存器	0x00
GPEDAT	0x7F008084	读/写	端口 E 数据寄存器	未定义
GPEPUD	0x7F008088	读/写	端口 E 上拉寄存器	0x00000155
GPECONSLP	0x7F00808C	读/写	端口 E 睡眠模式配置寄存器	0x0
GPEPUDSLP	0x7F008090	读/写	端口 E 睡眠模式上拉/下拉寄存器	0x0

GPECON	位	描述	初始状态
GPE0	[3:0]	0000=输入 0001=输出 0010=PCM SCLK[1] 0011=I2S CLK[1] 0100=AC97 BITCLK 0101=保留 0110=保留 0111=保留	0000
GPE1	[7:4]	0000=输入 0001=输出 0010=PCM EXTCLK [1] 0011= I2S CDCLK[1] 0100=AC97 RESETn 0101=保留 0110=保留 0111=保留	0000
GPE2	[11:8]	0000=输入 0001=输出 0010=PCM FSYNC [1] 0011= I2S LRCLK[1] 0100=AC97 SYNC 0101=保留	0000

		0110=保留 E	0111=保留	
GPE3	[15:12]	0000=输入 0010=PCM SIN[1] 0100=AC97 SDI 0110=保留	0001=输出 0011= I2S DI[1] 0101=保留 0111=保留	0000
GPE4	[19:16]	0000=输入 0010=PCM SOUT[1] 0100=AC97 SDO 0110=保留	0001=输出 0011= I2S DO[1] 0101=保留 0111=保留	0000

GPEDAT	位	描述
GPE[4:0]	[4:0]	当端口作为输入端口时，相应的位处于管脚状态，当端口作为输出端口时，管脚状态于相应位的状态相同。当端口作为功能管脚时，读取未被定义的值。

GPEPUD	位	描述
GPE[n]	[2n+1: 2n] n=0~4	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

GPECONSLP	位	描述	初始状态
GPE[n]	[2n+1: 2n] n=0~4	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPEPUDSLP	位	描述
GPE[n]	[2n+1: 2n]	00=禁止上拉/下拉