

	n=0~4	01=下拉使能 10=上拉使能 11=保留
--	-------	-----------------------------

10.2.6 端口 F 控制寄存器

端口 E 控制寄存器包括五个控制寄存器，分别是 GPFCON、 GPFDAT、 GPFPU D 、 GPFCONSLP、 GPFPU DSLP。

寄存器	地址	读/写	描述	复位值
GPFCON	0x7F0080A0	读/写	端口 F 配置寄存器	0x00
GPFDAT	0x7F0080A4	读/写	端口 F 数据寄存器	未定义
GPFPU D	0x7F0080A8	读/写	端口 F 上拉寄存器	0x55555555
GPFCONSLP	0x7F0080AC	读/写	端口 F 睡眠模式配置寄存器	0x0
GPFPU DSLP	0x7F0080B0	读/写	端口 F 睡眠模式上拉/下拉寄存器	0x0

GPFCON	位	描述	初始状态
GPF0	[1:0]	00=输入 10=CAMIF CLK 01=输出 11=外部中断组 4[0]	00
GPF1	[3:2]	00=输入 10=CAMIF HREF 01=输出 11=外部中断组 4[1]	00
GPF2	[5:4]	00=输入 10=CAMIF PCLK 01=输出 11=外部中断组 4[2]	00
GPF3	[7:6]	00=输入 10=CAMIF RSTn 01=输出 11=外部中断组 4[3]	00
GPF4	[9:8]	00=输入 10=CAMIF VSYNC 01=输出 11=外部中断组 4[4]	00
GPF5	[11:10]	00=输入 10=CAMIF YDATA [0] 01=输出 11=外部中断组 4[5]	00

GPF6	[13:12]	00=输入 10=CAMIF YDATA [1]	01=输出 11=外部中断组 4[6]	00
GPF7	[15:14]	00=输入 10=CAMIF YDATA [2]	01=输出 11=外部中断组 4[7]	00
GPF8	[17:16]	00=输入 10=CAMIF YDATA [3]	01=输出 11=外部中断组 4[8]	00
GPF9	[19:18]	00=输入 10=CAMIF YDATA [4]	01=输出 11=外部中断组 4[9]	00
GPF10	[21:20]	00=输入 10=CAMIF YDATA [5]	01=输出 11=外部中断组 4[10]	00
GPF11	[23:22]	00=输入 10=CAMIF YDATA [6]	01=输出 11=外部中断组 4[11]	00
GPF12	[25:24]	00=输入 10=CAMIF YDATA [7]	01=输出 11=外部中断组 4[12]	00
GPF13	[27:26]	00=输入 10=PWM ECLK	01=输出 11=外部中断组 4[13]	00
GPF14	[29:28]	00=输入 10=PWM TOUT[0]	01=输出 11=CLKOUT[0]	00
GPF15	[31:30]	00=输入 10=PWM TOUT[1]	01=输出 11=保留	00

GPFDAT	位	描述
GPF[15:0]	[15:0]	当端口作为输入端口时，相应的位处于管脚状态，当端口作为输出端口时，管脚状态于相应位的状态相同。当端口作为功能管脚时，读取未被定义的值。

GPFPU	位	描述
GPF[n]	[2n+1: 2n] n=0~15	00=禁止上拉/下拉 01=下拉使能

		10=上拉使能 11=保留
--	--	------------------

GPFCONSLP	位	描述	初始状态
GPF[n]	[2n+1: 2n] n=0~15	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPFPUDSL	位	描述
GPF[n]	[2n+1: 2n] n=0~15	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

10.2.7 端口 G 控制寄存器

端口 G 控制寄存器包括五个控制寄存器，分别是 GPGCON、GPGDAT、GPGPUD、GPGCONSLP、GPGPUDSL。

寄存器	地址	读/写	描述	复位值
GPGCON	0x7F0080C0	读/写	端口 G 配置寄存器	0x00
GPGDAT	0x7F0080C4	读/写	端口 G 数据寄存器	未定义
GPGPUD	0x7F0080C8	读/写	端口 G 上拉寄存器	0x00001555
GPGCONSLP	0x7F0080CC	读/写	端口 G 睡眠模式配置寄存器	0x0
GPGPUDSL	0x7F0080D0	读/写	端口 G 睡眠模式上拉/下拉寄存器	0x0

GPGCON	位	描述	初始状态
--------	---	----	------

GPG0	[3:0]	0000=输入 0010=MMC CLK0 0100=IrDA RXD 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 5[0]	0000
GPG1	[7:4]	0000=输入 0010=MMC CMD0 0100=保留 0110=保留	0001=输出 0011=保留 0101=ADDR_CF[1] 0111=外部中断组 5[1]	0000
GPG2	[11:8]	0000=输入 0010= MMC DATA[0] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 5[2]	0000
GPG3	[15:12]	0000=输入 0010= MMC DATA[1] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 5[3]	0000
GPG4	[19:16]	0000=输入 0010= MMC DATA0[2] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 5[4]	0000
GPG5	[23:20]	0000=输入 0010=MMC DATA0[3] 0100=保留 0110=保留	0001=输出 0011=保留 0101=保留 0111=外部中断组 5[5]	0000
GPG6	[27:24]	0000=输入 0010= MMC CDn0 0100=保留 0110=保留	0001=输出 0011=MMC CDn1 0101=保留 0111=外部中断组 5[6]	0000

GPGDAT	位	描述
GPG[6:0]	[6:0]	当端口作为输入端口时，相应的位处于管脚状态，当端口作为输出端口时，管脚状同于相应位的状态相同。当端口作为功能管脚时，读取未被定义的值

GPGPUD	位	描述
GPG[n]	[2n+1: 2n] n=0~6	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

GPGCONSLP	位	描述	初始状态
GPG[n]	[2n+1: 2n] n=0~6	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPHPUDSLP	位	描述
GPG[n]	[2n+1: 2n] n=0~6	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

10.2.8 端口 H 控制寄存器

端口 H 控制寄存器包括六个控制寄存器，分别是 GPHCON0、GPHCON1、GPHDAT、GPHPUD、GPHCONSLP、GPHPUDSLP。

寄存器	地址	读/写	描述	复位值
-----	----	-----	----	-----

GPHCON0	0x7F0080E0	读/写	端口 H 配置寄存器	0x00
GPHCON1	0x7F0080E4	读/写	端口 H 配置寄存器	0x00
GPHDAT	0x7F0080E8	读/写	端口 H 数据寄存器	未定义
GPHPUD	0x7F0080EC	读/写	端口 H 上拉寄存器	0x00055555
GPHCONSLP	0x7F0080F0	读/写	端口 H 睡眠模式配置寄存器	0x0
GPHPUDSLP	0x7F0080F4	读/写	端口 H 睡眠模式上拉/下拉寄存器	0x0

GPHCON0	位	描述	初始状态
GPH0	[3:0]	0000=输入 0010=MMC CLK1 0100=Key pad COL[0] 0110=保留 0001=输出 0011=保留 0101=保留 0111=外部中断组 6[0]	0000
GPH1	[7:4]	0000=输入 0010=MMC CMD1 0100= Key pad COL[1] 0110=保留 0001=输出 0011=保留 0101=保留 0111=外部中断组 6[1]	0000
GPH2	[11:8]	0000=输入 0010= MMC DATA1[0] 0100= Key pad COL[2] 0110=保留 0001=输出 0011=保留 0101=保留 0111=外部中断组 6[2]	0000
GPH3	[15:12]	0000=输入 0010= MMC DATA1[1] 0100= Key pad COL[3] 0110=保留 0001=输出 0011=保留 0101=保留 0111=外部中断组 6[3]	0000
GPH4	[19:16]	0000=输入 0010= MMC DATA1[2] 0100= Key pad COL[4] 0110=保留 0001=输出 0011=保留 0101=保留 0111=外部中断组 6[4]	0000
GPH5	[23:20]	0000=输入 0001=输出	0000

		0010=MMC DATA1[3] 0011=保留 0100= Key pad COL[5] 0101=保留 0110=保留 0111=外部中断组 6[5]	
GPH6	[27:24]	0000=输入 0001=输出 0010= MMC DATA1[4] 0011= MMC DATA2[0] 0100= Key pad COL[6] 0101=I2S_V40 BCLK 0110=保留 0111=外部中断组 6[6]	0000
GPH7	[31:28]	0000=输入 0001=输出 0010= MMC DATA1[5] 0011= MMC DATA2[1] 0100= Key pad COL[7] 0101=I2S_V40 BCLK 0110=ADDR_CF[1] 0111=外部中断组 6[7]	0000

GPHCON1	位	描述	初始状态
GPH8	[3:0]	0000=输入 0001=输出 0010= MMC DATA1[6] 0011= MMC DATA2[2] 0100=保留 0101=I2S_V40 LRCLK 0110=ADDR_CF[2] 0111=外部中断组 6[8]	0000
GPH9	[7:4]	0000=输入 0001=输出 0010= MMC DATA1[7] 0011= MMC DATA2[3] 0100=保留 0101=I2S_V40 DI 0110=保留 0111=外部中断组 6[9]	0000

GPHDAT	位	描述
GPH[9:0]	[9:0]	当端口作为输入端口时，相应的位处于管脚状态，当端口作为输出端口时，管脚状态于相应位的状态相同。当端口作为功能管脚时，读取未被定义的值

GPHPUD	位	描述
GPH[n]	[2n+1: 2n] n=0~9	00=禁止上拉/下拉 01=下拉使能

		10=上拉使能 11=保留
--	--	------------------

GPHCONSLP	位	描述	初始状态
GPH[n]	[2n+1: 2n] n=0~9	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPIPUDSLP	位	描述
GPH[n]	[2n+1: 2n] n=0~9	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

10.2.9 端口 I 控制寄存器

端口 I 控制寄存器包括五个控制寄存器，分别是 GPICON、 GPIDAT、 GPIPUD 、GPICONSLP、 GPIPUDSLP。

寄存器	地址	读/写	描述	复位值
GPICON	0x7F008100	读/写	端口 I 配置寄存器	0x00
GPIDAT	0x7F008104	读/写	端口 I 数据寄存器	未定义
GPIPUD	0x7F008108	读/写	端口 I 上拉寄存器	0x55555555
GPICONSLP	0x7F00810C	读/写	端口 I 睡眠模式配置寄存器	0x0
GPIPUDSLP	0x7F008110	读/写	端口 I 睡眠模式上拉/下拉寄存器	0x0

GPICON	位	描述	初始状态
--------	---	----	------

GPI0	[1:0]	00=输入 10=LCD VD[0]	01=输出 11=保留	00
GPI1	[3:2]	00=输入 10=LCD VD[1]	01=输出 11=保留	00
GPI2	[5:4]	00=输入 10=LCD VD[2]	01=输出 11=保留	00
GPI3	[7:6]	00=输入 10=LCD VD[3]	01=输出 11=保留	00
GPI4	[9:8]	00=输入 10=LCD VD[4]	01=输出 11=保留	00
GPI5	[11:10]	00=输入 10=LCD VD[5]	01=输出 11=保留	00
GPI6	[13:12]	00=输入 10=LCD VD[6]	01=输出 11=保留	00
GPI7	[15:14]	00=输入 10=LCD VD[7]	01=输出 11=保留	00
GPI8	[17:16]	00=输入 10=LCD VD[8]	01=输出 11=保留	00
GPI9	[19:18]	00=输入 10=LCD VD[9]	01=输出 11=保留	00
GPI10	[21:20]	00=输入 10=LCD VD[10]	01=输出 11=保留	00
GPI11	[23:22]	00=输入 10=LCD VD[11]	01=输出 11=保留	00
GPI12	[25:24]	00=输入 10=LCD VD[12]	01=输出 11=保留	00
GPI13	[27:26]	00=输入 10=LCD VD[13]	01=输出 11=保留	00
GPI14	[29:28]	00=输入	01=输出	00

		10=LCD VD[14]	11=保留	
GPI15	[31:30]	00=输入	01=输出	00
		10=LCD VD[15]	11=保留	

GPI DAT	位	描述
GPI[15:0]	[15:0]	当端口作为输入端口时，相应的位处于管脚状态，当端口作为输出端口时，管脚状态于相应位的状态相同。当端口作为功能管脚时，读取未被定义的值。

GPI PUD	位	描述
GPI[n]	[2n+1: 2n] n=0~15	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留

GPI SLPCON	位	描述	初始状态
GPI[n]	[2n+1: 2n] n=0~15	00=输出 0 01=输出 1 10=输入 11=与先前状态相同	00

GPI PUDSLP	位	描述
GPF[n]	[2n+1: 2n] n=0~15	00=禁止上拉/下拉 01=下拉使能 10=上拉使能 11=保留