

HCTSIZ7	0x5F0	读/写	主机通道 7 转换尺寸寄存器	0x0000_0000
HCDMA7	0x5F4	读/写	主机通道 7DMA 地址寄存器	0x0000_0000
HCCHAR8	0x600	读/写	主机通道 8 特性寄存器	0x0000_0000
HCSPLT8	0x604	读/写	主机通道 8 分裂控制寄存器	0x0000_0000
HCINT8	0x608	读/写	主机通道 8 中断寄存器	0x0000_0000
HCINTMASK8	0x60C	读/写	主机通道 8 中断屏蔽寄存器	0x0000_0000
HCTSIZ8	0x610	读/写	主机通道 8 转换尺寸寄存器	0x0000_0000
HCDMA8	0x614	读/写	主机通道 8DMA 地址寄存器	0x0000_0000
HCCHAR9	0x620	读/写	主机通道 9 特性寄存器	0x0000_0000
HCSPLT9	0x624	读/写	主机通道 9 分裂控制寄存器	0x0000_0000
HCINT9	0x628	读/写	主机通道 9 中断寄存器	0x0000_0000
HCINTMASK9	0x62C	读/写	主机通道 9 中断屏蔽寄存器	0x0000_0000
HCTSIZ9	0x630	读/写	主机通道 9 转换尺寸寄存器	0x0000_0000
HCDMA9	0x634	读/写	主机通道 9DMA 地址寄存器	0x0000_0000
HCCHAR10	0x640	读/写	主机通道 10 特性寄存器	0x0000_0000
HCSPLT10	0x644	读/写	主机通道 10 分裂控制寄存器	0x0000_0000
HCINT10	0x648	读/写	主机通道 10 中断寄存器	0x0000_0000
HCINTMASK10	0x64C	读/写	主机通道 10 中断屏蔽寄存器	0x0000_0000
HCTSIZ10	0x650	读/写	主机通道 10 转换尺寸寄存器	0x0000_0000
HCDMA10	0x654	读/写	主机通道 10DMA 地址寄存器	0x0000_0000
HCCHAR11	0x660	读/写	主机通道 11 特性寄存器	0x0000_0000
HCSPLT11	0x664	读/写	主机通道 11 分裂控制寄存器	0x0000_0000
HCINT11	0x668	读/写	主机通道 11 中断寄存器	0x0000_0000
HCINTMASK11	0x66C	读/写	主机通道 11 中断屏蔽寄存器	0x0000_0000
HCTSIZ11	0x670	读/写	主机通道 11 转换尺寸寄存器	0x0000_0000
HCDMA11	0x674	读/写	主机通道 11DMA 地址寄存器	0x0000_0000
HCCHAR12	0x680	读/写	主机通道 12 特性寄存器	0x0000_0000
HCSPLT12	0x684	读/写	主机通道 12 分裂控制寄存器	0x0000_0000

HCINT12	0x688	读/写	主机通道 12 中断寄存器	0x0000_0000
HCINTMASK12	0x68C	读/写	主机通道 12 中断屏蔽寄存器	0x0000_0000
HCTSIZ12	0x690	读/写	主机通道 12 转换尺寸寄存器	0x0000_0000
HCDMA12	0x694	读/写	主机通道 12DMA 地址寄存器	0x0000_0000
HCCHAR13	0x6A0	读/写	主机通道 13 特性寄存器	0x0000_0000
HCSPLT13	0x6A4	读/写	主机通道 13 分裂控制寄存器	0x0000_0000
HCINT13	0x6A8	读/写	主机通道 13 中断寄存器	0x0000_0000
HCINTMASK13	0x6AC	读/写	主机通道 13 中断屏蔽寄存器	0x0000_0000
HCTSIZ13	0x6B0	读/写	主机通道 13 转换尺寸寄存器	0x0000_0000
HCDMA13	0x6B4	读/写	主机通道 13DMA 地址寄存器	0x0000_0000
HCCHAR14	0x6C0	读/写	主机通道 14 特性寄存器	0x0000_0000
HCSPLT14	0x6C4	读/写	主机通道 14 分裂控制寄存器	0x0000_0000
HCINT14	0x6C8	读/写	主机通道 14 中断寄存器	0x0000_0000
HCINTMASK14	0x6CC	读/写	主机通道 14 中断屏蔽寄存器	0x0000_0000
HCTSIZ14	0x6D0	读/写	主机通道 14 转换尺寸寄存器	0x0000_0000
HCDMA14	0x6D4	读/写	主机通道 14DMA 地址寄存器	0x0000_0000
HCCHAR15	0x6E0	读/写	主机通道 15 特性寄存器	0x0000_0000
HCSPLT15	0x6E4	读/写	主机通道 15 分裂控制寄存器	0x0000_0000
HCINT15	0x6E8	读/写	主机通道 15 中断寄存器	0x0000_0000
HCINTMASK15	0x6EC	读/写	主机通道 15 中断屏蔽寄存器	0x0000_0000
HCTSIZ15	0x6F0	读/写	主机通道 15 转换尺寸寄存器	0x0000_0000
HCDMA15	0x6F4	读/写	主机通道 15DMA 地址寄存器	0x0000_0000
设备模式寄存器				
设备全局寄存器				
DCFG	0x800	读/写	设备配置寄存器	0x0020_0000
DCTL	0x804	读/写	设备控制寄存器	0x0000_0000
DSTS	0x808	读	设备状态寄存器	0x0000_0002
DIEPMSK	0x810	读/写	设备 IN 端点通用中断屏蔽寄存器	0x0000_0000

DOEPMSK	0x814	读/写	设备输出端点通用中断屏蔽寄存器	0x0000_0000
DAIN	0x818	读	设备所有端点中断屏蔽寄存器	0x0000_0000
DAINTMAK	0x81C	读/写	设备所有端点中断屏蔽寄存器	0x0000_0000
DTKNQR1	0x420	读	设备输入象征连续学习队列读寄存器 1	0x0000_0000
DTKNQR2	0x424	读	设备输入象征连续学习队列读寄存器 2	0x0000_0000
DVBUSDIS	0x428	读/写	设备 VBUS 放电时间寄存器	0x0000_17D7
DVBUSPULSE	0x42C	读/写	设备 VBUS 脉冲时间寄存器	0x0000_05B8
DTKNQR3	0x430	读	设备输入象征连续学习队列读寄存器 3	0x0000_0000
DTKNQR4	0x434	读	设备输入象征连续学习队列读寄存器 4	0x0000_0000
设备逻辑输入特殊端点寄存器				
DIEPCTL0	0x900	读/写	设备控制输入端点 0 控制寄存器	0x0000_8000
DIEPINT0	0x908	读/写	设备输入端点 0 中断寄存器	0x0000_0000
DIEPSIZ0	0x910	读/写	设备输入端点 0 转换尺寸寄存器	0x0000_0000
DIEPDMA0	0x914	读/写	设备输入端点 0 DMA 地址寄存器	0x0000_0000
DIEPCTL1	0x920	读/写	设备控制输入端点 1 控制寄存器	0x0000_0000
DIEPINT1	0x928	读/写	设备输入端点 1 中断寄存器	0x0000_0080
DIEPSIZ1	0x930	读/写	设备输入端点 1 转换尺寸寄存器	0x0000_0000
DIEPDMA1	0x934	读/写	设备输入端点 1 DMA 地址寄存器	0x0000_0000
DIEPCTL3	0x940	读/写	设备控制输入端点 3 控制寄存器	0x0000_0000
DIEPINT3	0x948	读/写	设备输入端点 3 中断寄存器	0x0000_0080
DIEPSIZ3	0x950	读/写	设备输入端点 3 转换尺寸寄存器	0x0000_0000
DIEPDMA3	0x954	读/写	设备输入端点 3 DMA 地址寄存器	0x0000_0000
DIEPCTL3	0x960	读/写	设备控制输入端点 3 控制寄存器	0x0000_0000
DIEPINT3	0x968	读/写	设备输入端点 3 中断寄存器	0x0000_0080

DIEPTSI3	0x970	读/写	设备输入端点 3 转换尺寸寄存器	0x0000_0000
DIEPDMA3	0x974	读/写	设备输入端点 3 DMA 地址寄存器	0x0000_0000
DIEPCTL4	0x980	读/写	设备控制输入端点 4 控制寄存器	0x0000_0000
DIEPINT4	0x988	读/写	设备输入端点 4 中断寄存器	0x0000_0080
DIEPTSI4	0x990	读/写	设备输入端点 4 转换尺寸寄存器	0x0000_0000
DIEPDMA4	0x994	读/写	设备输入端点 4 DMA 地址寄存器	0x0000_0000
DIEPCTL5	0x9A0	读/写	设备控制输入端点 5 控制寄存器	0x0000_0000
DIEPINT5	0x9A8	读/写	设备输入端点 5 中断寄存器	0x0000_0080
DIEPTSI5	0x9B0	读/写	设备输入端点 5 转换尺寸寄存器	0x0000_0000
DIEPDMA5	0x9B4	读/写	设备输入端点 5 DMA 地址寄存器	0x0000_0000
DIEPCTL6	0x9C0	读/写	设备控制输入端点 6 控制寄存器	0x0000_0000
DIEPINT6	0x9C8	读/写	设备输入端点 6 中断寄存器	0x0000_0080
DIEPTSI6	0x9D0	读/写	设备输入端点 6 转换尺寸寄存器	0x0000_0000
DIEPDMA6	0x9D4	读/写	设备输入端点 6 DMA 地址寄存器	0x0000_0000
DIEPCTL7	0x9E0	读/写	设备控制输入端点 7 控制寄存器	0x0000_0000
DIEPINT7	0x9E8	读/写	设备输入端点 7 中断寄存器	0x0000_0080
DIEPTSI7	0x9F0	读/写	设备输入端点 7 转换尺寸寄存器	0x0000_0000
DIEPDMA7	0x9F4	读/写	设备输入端点 7 DMA 地址寄存器	0x0000_0000
DIEPCTL8	0xA00	读/写	设备控制输入端点 8 控制寄存器	0x0000_0000
DIEPINT8	0xA08	读/写	设备输入端点 8 中断寄存器	0x0000_0080
DIEPTSI8	0xA10	读/写	设备输入端点 8 转换尺寸寄存器	0x0000_0000
DIEPDMA8	0xA14	读/写	设备输入端点 8 DMA 地址寄存器	0x0000_0000
DIEPCTL9	0xA20	读/写	设备控制输入端点 9 控制寄存器	0x0000_0000
DIEPINT9	0xA28	读/写	设备输入端点 9 中断寄存器	0x0000_0080
DIEPTSI9	0xA30	读/写	设备输入端点 9 转换尺寸寄存器	0x0000_0000
DIEPDMA9	0xA34	读/写	设备输入端点 9 DMA 地址寄存器	0x0000_0000
DIEPCTL10	0xA40	读/写	设备控制输入端点 10 控制寄存器	0x0000_0000
DIEPINT10	0xA48	读/写	设备输入端点 10 中断寄存器	0x0000_0080

DIEPTSIZ10	0xA50	读/写	设备输入端点 10 转换尺寸寄存器	0x0000_0000
DIEPDMA10	0xA54	读/写	设备输入端点 10 DMA 地址寄存器	0x0000_0000
DIEPCTL11	0xA60	读/写	设备控制输入端点 11 控制寄存器	0x0000_0000
DIEPINT11	0xA68	读/写	设备输入端点 11 中断寄存器	0x0000_0080
DIEPTSIZ11	0xA70	读/写	设备输入端点 11 转换尺寸寄存器	0x0000_0000
DIEPDMA11	0xA74	读/写	设备输入端点 11 DMA 地址寄存器	0x0000_0000
DIEPCTL12	0xA80	读/写	设备控制输入端点 12 控制寄存器	0x0000_0000
DIEPINT12	0xA88	读/写	设备输入端点 12 中断寄存器	0x0000_0080
DIEPTSIZ12	0xA90	读/写	设备输入端点 12 转换尺寸寄存器	0x0000_0000
DIEPDMA12	0xA94	读/写	设备输入端点 12 DMA 地址寄存器	0x0000_0000
DIEPCTL13	0xAA0	读/写	设备控制输入端点 13 控制寄存器	0x0000_0000
DIEPINT13	0xAA8	读/写	设备输入端点 13 中断寄存器	0x0000_0080
DIEPTSIZ13	0xAB0	读/写	设备输入端点 13 转换尺寸寄存器	0x0000_0000
DIEPDMA13	0xAB4	读/写	设备输入端点 13 DMA 地址寄存器	0x0000_0000
DIEPCTL14	0xAD0	读/写	设备控制输入端点 14 控制寄存器	0x0000_0000
DIEPINT14	0xAC8	读/写	设备输入端点 14 中断寄存器	0x0000_0080
DIEPTSIZ14	0xAD0	读/写	设备输入端点 14 转换尺寸寄存器	0x0000_0000
DIEPDMA14	0xAD4	读/写	设备输入端点 14 DMA 地址寄存器	0x0000_0000
DIEPCTL15	0xAE0	读/写	设备控制输入端点 15 控制寄存器	0x0000_0000
DIEPINT15	0xAE8	读/写	设备输入端点 15 中断寄存器	0x0000_0080
DIEPTSIZ15	0xAF0	读/写	设备输入端点 15 转换尺寸寄存器	0x0000_0000
DIEPDMA15	0xAF4	读/写	设备输入端点 15 DMA 地址寄存器	0x0000_0000
设备逻辑输入特殊端点寄存器				
DOEPTL0	0xB00	读/写	设备控制输出端点 0 控制寄存器	0x0000_8000
DOEPINT0	0xB08	读/写	设备输出端点 0 中断寄存器	0x0000_0000
DOEPTSIZ0	0xB10	读/写	设备输出端点 0 转换尺寸寄存器	0x0000_0000
DOEPDMA0	0xB14	读/写	设备输出端点 0 DMA 地址寄存器	0x0000_0000
DOEPTL1	0xB20	读/写	设备控制输出端点 1 控制寄存器	0x0000_0000

DOEPINT1	0xB28	读/写	设备输出端点 1 中断寄存器	0x0000_0080
DOEPTSIZE1	0xB30	读/写	设备输出端点 1 转换尺寸寄存器	0x0000_0000
DOEPDMA1	0xB34	读/写	设备输出端点 1 DMA 地址寄存器	0x0000_0000
DOEPTCTL3	0xB40	读/写	设备控制输出端点 3 控制寄存器	0x0000_0000
DOEPINT3	0xB48	读/写	设备输出端点 3 中断寄存器	0x0000_0080
DOEPTSIZE3	0xB50	读/写	设备输出端点 3 转换尺寸寄存器	0x0000_0000
DOEPDMA3	0xB54	读/写	设备输出端点 3 DMA 地址寄存器	0x0000_0000
DOEPTCTL3	0xB60	读/写	设备控制输出端点 3 控制寄存器	0x0000_0000
DOEPINT3	0xB68	读/写	设备输出端点 3 中断寄存器	0x0000_0080
DOEPTSIZE3	0xB70	读/写	设备输出端点 3 转换尺寸寄存器	0x0000_0000
DOEPDMA3	0xB74	读/写	设备输出端点 3 DMA 地址寄存器	0x0000_0000
DOEPTCTL4	0xB80	读/写	设备控制输出端点 4 控制寄存器	0x0000_0000
DOEPINT4	0xB88	读/写	设备输出端点 4 中断寄存器	0x0000_0080
DOEPTSIZE4	0xB90	读/写	设备输出端点 4 转换尺寸寄存器	0x0000_0000
DOEPDMA4	0xB94	读/写	设备输出端点 4 DMA 地址寄存器	0x0000_0000
DOEPTCTL5	0xBA0	读/写	设备控制输出端点 5 控制寄存器	0x0000_0000
DOEPINT5	0xBA8	读/写	设备输出端点 5 中断寄存器	0x0000_0080
DOEPTSIZE5	0xBB0	读/写	设备输出端点 5 转换尺寸寄存器	0x0000_0000
DOEPDMA5	0xBB4	读/写	设备输出端点 5 DMA 地址寄存器	0x0000_0000
DOEPTCTL6	0xBC0	读/写	设备控制输出端点 6 控制寄存器	0x0000_0000
DOEPINT6	0xBC8	读/写	设备输出端点 6 中断寄存器	0x0000_0080
DOEPTSIZE6	0xBD0	读/写	设备输出端点 6 转换尺寸寄存器	0x0000_0000
DOEPDMA6	0xBD4	读/写	设备输出端点 6 DMA 地址寄存器	0x0000_0000
DOEPTCTL7	0xBE0	读/写	设备控制输出端点 7 控制寄存器	0x0000_0000
DOEPINT7	0xBE8	读/写	设备输出端点 7 中断寄存器	0x0000_0080
DOEPTSIZE7	0xBF0	读/写	设备输出端点 7 转换尺寸寄存器	0x0000_0000
DOEPDMA7	0xBF4	读/写	设备输出端点 7 DMA 地址寄存器	0x0000_0000
DOEPTCTL8	0xC00	读/写	设备控制输出端点 8 控制寄存器	0x0000_0000

DOEPINT8	0xC08	读/写	设备输出端点 8 中断寄存器	0x0000_0080
DOEPTSIZE8	0xC10	读/写	设备输出端点 8 转换尺寸寄存器	0x0000_0000
DOEPDMA8	0xC14	读/写	设备输出端点 8 DMA 地址寄存器	0x0000_0000
DOEPCTL9	0xC20	读/写	设备控制输出端点 9 控制寄存器	0x0000_0000
DOEPINT9	0xC28	读/写	设备输出端点 9 中断寄存器	0x0000_0080
DOEPTSIZE9	0xC30	读/写	设备输出端点 9 转换尺寸寄存器	0x0000_0000
DOEPDMA9	0xC34	读/写	设备输出端点 9 DMA 地址寄存器	0x0000_0000
DOEPCTL10	0xC40	读/写	设备控制输出端点 10 控制寄存器	0x0000_0000
DOEPINT10	0xC48	读/写	设备输出端点 10 中断寄存器	0x0000_0080
DOEPTSIZE10	0xC50	读/写	设备输出端点 10 转换尺寸寄存器	0x0000_0000
DOEPDMA10	0xC54	读/写	设备输出端点 10 DMA 地址寄存器	0x0000_0000
DOEPCTL11	0xC60	读/写	设备控制输出端点 11 控制寄存器	0x0000_0000
DOEPINT11	0xC68	读/写	设备输出端点 11 中断寄存器	0x0000_0080
DOEPTSIZE11	0xC70	读/写	设备输出端点 11 转换尺寸寄存器	0x0000_0000
DOEPDMA11	0xC74	读/写	设备输出端点 11 DMA 地址寄存器	0x0000_0000
DOEPCTL12	0xC80	读/写	设备控制输出端点 12 控制寄存器	0x0000_0000
DOEPINT12	0xC88	读/写	设备输出端点 12 中断寄存器	0x0000_0080
DOEPTSIZE12	0xC90	读/写	设备输出端点 12 转换尺寸寄存器	0x0000_0000
DOEPDMA12	0xC94	读/写	设备输出端点 12 DMA 地址寄存器	0x0000_0000
DOEPCTL13	0xCA0	读/写	设备控制输出端点 13 控制寄存器	0x0000_0000
DOEPINT13	0xCA8	读/写	设备输出端点 13 中断寄存器	0x0000_0080
DOEPTSIZE13	0xCB0	读/写	设备输出端点 13 转换尺寸寄存器	0x0000_0000
DOEPDMA13	0xCB4	读/写	设备输出端点 13 DMA 地址寄存器	0x0000_0000
DOEPCTL14	0xCD0	读/写	设备控制输出端点 14 控制寄存器	0x0000_0000
DOEPINT14	0xCC8	读/写	设备输出端点 14 中断寄存器	0x0000_0080
DOEPTSIZE14	0xCD0	读/写	设备输出端点 14 转换尺寸寄存器	0x0000_0000
DOEPDMA14	0xCD4	读/写	设备输出端点 14 DMA 地址寄存器	0x0000_0000
DOEPCTL15	0xCE0	读/写	设备控制输出端点 15 控制寄存器	0x0000_0000

DOEPINT15	0xCE8	读/写	设备输出端点 15 中断寄存器	0x0000_0080
DOEPTSIZ15	0xCF0	读/写	设备输出端点 15 转换尺寸寄存器	0x0000_0000
DOEPDMA15	0xCF4	读/写	设备输出端点 15 DMA 地址寄存器	0x0000_0000
电源和时钟选通寄存器				
PCGCCTL	0Xc00	读/写	电源和时钟选通控制寄存器	0x0000_0000

26.4 OTG PHY 控制寄存器

26.4.1.OTH PHY 电源控制寄存器（OPHYPWR）

寄存器	地址	读/写	描述	复位值
OPHYPWR	0x7C10_0000	读/写	OTG PHY 电源控制寄存器	0x0000000F

OPHYPWR	位	读/写	描述	初始状态
Reserved	[31:5]		保留	27'h0
Otg_disable	[4]		在 PHY2.0 内 OTG 模块电源下降 1'b0: OTG 模块电源上升 1'b1: OTG 模块电源下降 如果实际应用中不适用 OTG 功能, 可以设置此位输入高电平来保存电源。	1'b1
Analog_powerdown	[3]	读_写	在 PHY2.0 内相似模块电源下降 1'b0: 相似模块电源上升	1'b1

			1'b1: 相似模块电源下降	
Reserved	[2:1]		保留	2 b'
Force_suspend	[0]	读_写	电源保存申请暂停信号 1'b0: 禁止 (常规操作) 1'b1: 使能	1'b1

26.4.2 OTH PHY 时钟控制寄存器 (OPHYCLK)

寄存器	地址	读/写	描述	复位值
OPHYCLK	0x7C10_0004	读/写	OTG PHY 时钟控制寄存器	0x0000000F

OPHYCLK	位	读/写	描述	初始状态
Reserved	[31:7]		保留	25'h0
Serial_mode	[6]	读_写	UTMI/串行接口选择 当次寄存器被声明以后, USB 交 通流通过串行接口 1'b0: 通过 UTMI 转换和接收 D+ 行和 D-行数据 1'b1: 通过 USB1.1 串行接口转换 和接收 D+行和 D-行数据	1'b0
Xo_ext_clk_enb	[5]	读_写	XO 模块接口时钟选择 1'b0: 外部晶体. 1'b1: 外部时钟/振荡器	1'b0
Common_on_n	[4]	读_写	在暂停期间 XO, Bias, Bandgap 和 PLL 维持驱动 当 USB 2.0 OTG PHY 暂停时, 此	1'b1

			位控制共用模块内子模块的电源下降信号。 1'b0: 48MHz 时钟在 clk48m_ohci 上一直有效, 暂停模式除外 1'b1: 48MHz 时钟在 clk48m_ohci 上一直有效, 暂停模式下也一样有效	
Reserved	[3]		保留	1'b0
Serial_mode	[2]	读_写	相似 ID 输入样本使能 1'b0: id_dig 禁止 1'b1: id_dig 使能	1'b0
clk_sel	[1:0]	读_写	PLL 接口时钟频率选择 2'b00: 48MHz 2'b01: 保留 2'b10: 12MHz 2'b11: 24MHz	2'b00

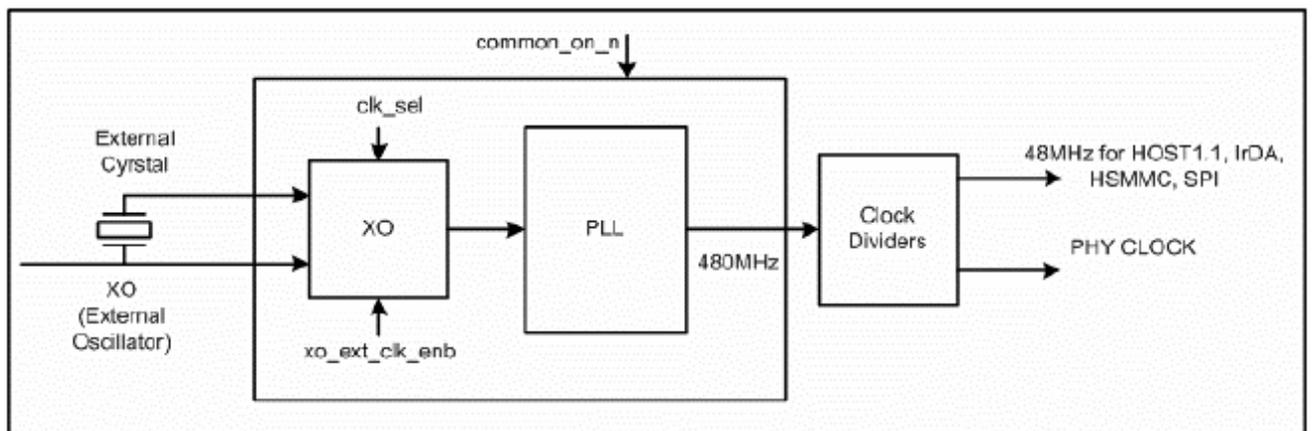


图 26-4 OTG PHY 时钟路径