

介绍 **dsp** 知识, 为大家提供最新的 **dsp** 资讯, 更多内容可以去南京研旭电气科技有限公司的官网 www.njyxdq.com www.f28335.com 或者官方论坛, 嵌嵌 **dsp** 论坛 www.armdsp.net 进行交流学习

欢迎大家收听嵌嵌 **dsp** 论坛的官方微博

<http://t.qq.com/qianqiandsp>

嵌入式 DSP 运动控制器的开发

运动控制器就是控制电动机的运行方式: 比如电动机在由行程开关控制交流接触器而实现电动机拖动物体向上运行达到指定位置后又向下运行, 或者用时间继电器控制电动机正反转或转一会停一会再转一会再停。运动控制 (MC) 是自动化的一个分支, 它使用通称为伺服机构的一些设备如液压泵, 线性执行机或者是电机来控制机器的位置和/或速度。运动控制在机器人和数控机床的领域内的应用要比在专用机器中的应用更复杂, 因为后者运动形式更简单, 通常被称为通用运动控制 (GMC)。运动控制被广泛应用在包装、印刷、纺织和装配工业中。

1 系统的构成与工作原理

1.1 系统的构成

系统构成如图 1 所示, 包括电源转换模块、DSP 外围电路、脉冲输出电路、编码器信号采集和处理电路、D/A 输出电路和 DSP-PC 机通信电路等。核心微处理器采用美国 TI 公司的 16 位定点 DSP 芯片 TMS320LF2407A。一个运动控制器用以生成轨迹点 (期望输出) 和闭合位置的反馈环。许多控制器也可以在内部闭合一个速度环。一个驱动或放大器用以将来自运动控制器的控制信号 (通常是速度或扭矩信号) 转换为更高功率的电流或电压信号。更为先进的智能化驱动可以自身闭合位置环和速度环, 以获得更精确的控制。一个执行器如液压泵、气缸、线性执行机或电机用以输出运动。一个反馈传感器如光电编码器, 旋转变压器或霍尔效应设备等用以反馈执行器的位置到位置控制器, 以实现和位置控制环的闭合。众多机械部件用以将执行器的运动形式转换为期望的运动形式, 它包括齿轮箱、轴、滚珠丝杠、齿形带、联轴器以及线性和旋转轴承。通常, 一个运动控制系统的功能包括: 速度控制 点位控制 (点到点)。有很多方法可以计算出一个运动轨迹, 它们通常基于一个运动的速度曲线如三角速度曲线, 梯形速度曲线或者 S 型速度曲线。电子齿轮 (或电子凸轮)。也就是从动轴的位置在机械上跟随一个主动轴的位置变化。一个简单的例子是, 一个系统包含两个转盘, 它们按照一个给定的相对角度关系转动。电子凸轮较之电子齿轮更复杂一些, 它使得主动轴和从动轴之间的随动关系曲线是一个函数。这个曲线可以是非线性的, 但必须是一个函数关系。

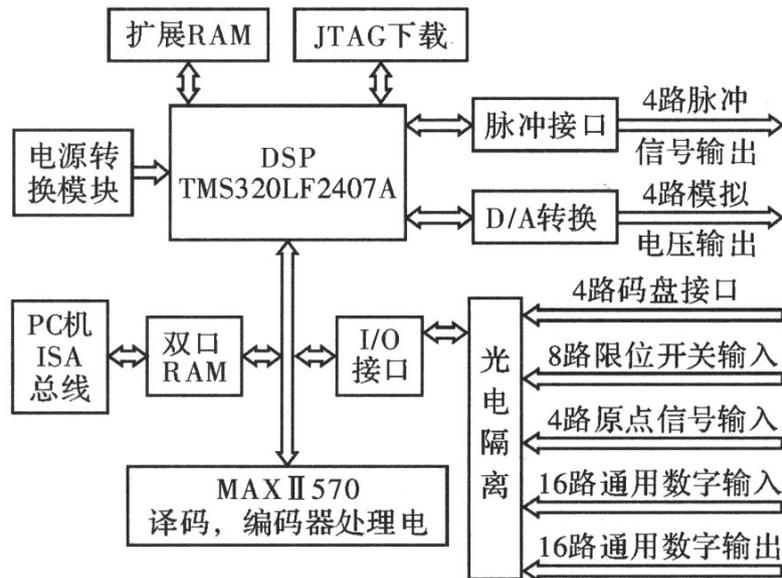


图 1 运动控制器系统原理框图

1.2 系统的工作原理

本系统由上位机通过双端口 RAM 把运动控制指令或控制参数传递给运动控制器的 DSP，DSP 根据采集到的 PC 机指令，通过位置控制和速度控制算法进行计算。然后将计算出的脉冲信号经脉冲驱动送电机驱动。

2 系统的硬件电路描述

系统硬件电路主要包括电源转换模块、DSP 及外围电路、扩展存储器电路、脉冲输出电路、编码器信号采集和处理电路、D / A 输出电路和 DSP-PC 机通信电路等。控制器板卡使用 Altera 公司的可编程逻辑器件 MAX II EPM570 实现数字逻辑电路设计，降低了板卡的设计尺寸，增加了板卡的可靠性和设计灵活性，它的在线编程特性可使得数字逻辑设计、硬件设计，如同软件设计一样简便。

2.1 电源转换模块

TMS320LF240A 是低功耗芯片，采用 3.3 V 供电，本设计采用 Bay Linear Inc 公司生产的电源转换芯片 B1117 提供。

2.2 DSP 接口电路

2.2.1 时钟信号

选择 16MHz 的有源晶振作为外部时钟信号源，从 DSP 的 XTAL1 / CLXIN 脚输入，经 PLL1 和 PLL2 倍频成 32 MHz 信号，供 DSP 使用。因而 TMS320LF2407A 的速度可达到 31 ns，

管脚 XTAL2 悬空。同时，16 MHz 的有源晶振也是 CPLD 器件 MAX II 570 的外部时钟信号源。

2.2.2 串行 EEPROM 接口电路

TMS320LF2407A 引导 ROM 为用户提供两种选择：同步传输通过串行外设接口 (SPI) 实现；异步传输通过串行通信接口 (SCI) 来实现。程序代码可以加载到用户指定的位置。为了有效的引导 ROM 和加载，本设计将 MP / MC# 引脚拉低，从而使 DSP 工作于微控制器模式。

2.2.3 扩展 RAM 电路

TMS320LF2407A 有 1.5 kB 的数据 / 程序 RAM，544 bit 双口 RAM (DARAM) 和 2 kB 的单口 RAM (SARAM)，但是考虑到所需的程序存储空间和数据存储空间较大，在 DSP 外部用一片 CY62136V 作为外存储器，该芯片是 128 kB×16 bit 的存储器，其中 64 kB 作为数据存储器，其余 64 kB 作为程序存储器空间。

2.2.4 外部 I / O 信号处理

通过管脚引入的硬件中断，包括轴限位中断和编码器 INDEX 信号中断。8 个限位中断信号通过光耦隔离后接入 CPLD，经 CPLD 相与后接入 DSP 中断管脚 XINT1，同时这些信号与 DSP 的 I / O 口相连。当某一轴运动到限位开关处时，就会触发 DSP 的外部中断信号 XINT1，然后 DSP 就可以判定哪个限位开关已经到位。光耦器件选用 Toshiba 公司的贴片光耦 TLP121，它的平均输入驱动电流为 50 mA，平均输出驱动电流为 5 mA，可直接驱动 TTL 电路。

2.3 脉冲输出电路

每一轴的两个信号输出口 PLUSE+ 和 PLUSE- 用来输出脉冲和方向信号，这两个输出口可以由程序设定为 CW / CCW 双脉冲模式或脉冲方向输出模式，用户可以设定 J4~J11 跳线来设定脉冲为差分输出或者单端输出两种方式。

2.4 D / A 转换输出电路

数模转换电路的核心芯片采用 BB 公司生产的 12 位 4 路电压输出的数模转换芯片 DAC7625。DAC 的片选信号由 DSP 的 DS, PS, IS, STRB, R / W#, WE#, A0, A1, A2, A3, A11 经过译码得到。DAC 的 4 个通道在 DSP 中的 I / O 地址为：0000 H, 0001 H, 0002 H, 0003 H, DAC 传送寄存器地址为 0004 H。

2.5 编码器电路

该编码器信号处理电路是针对增量式脉冲编码器产生的信号进行处理。为消除外部驱动器大电源的干扰，3 对信号经过光耦进行隔离。利用 DSP 事件管理器中的正交编码脉冲 (QEP) 电路，对引脚上的脉冲数目和频率分别解码和计数

2.6 DSP-PC 机通信电路

基于嵌入式系统的运动控制器非常重要的功能之一就是要实现网络信息传递。因此需要采用网络接口芯片来实现网络之间通信。在本系统中采用了 REALTEK 公司的 RTL8019AS 网络接口芯片。RTL8019AS 引脚可分为电源及时钟引脚、网络介质接口引脚、自举 ROM 及初始化 EEPROM 接口引脚、主处理器接口引脚、输出指示及工作方式配置引脚。由此将网卡硬件接口电路设计主要分为两大部分：第一部分为网卡与 DSP 接口实现，第二部分为网卡芯片外围电路设计。RTL8019AS 的总线接口是与 ISA 总线兼容的，虽然不能与 5402 的外部总线直接接口，但是只要进行一些简单的逻辑变换就可以了。另外，5402 和 RTL8019AS 的引脚电平不兼容，因此它们之间对应的引脚不能够直接相连，需要在中间加上电平转换芯片，系统中的 CPLD 可以完成电平转换功能，通过 CPLD 还能够产生 RTL8019AS 的控制逻辑信号。

3 软件程序设计及流程

整个运动控制系统程序主要包括 EEPROM 引导程序和 DSP 主程序两部分。其中，Flash 引导程序的作用是把系统程序从片外低速 EEPROM 传送到片外高速 RAM 中运行，在运动控制卡的硬件调试阶段，程序规模比较小，程序可以存放在片内的。Flash 中，这样则不需要引导程序，直接在片内运行程序。系统程序主要由主程序、读写双口 RAM 程序、脉冲输出程序、插补程序和加减速控制程序组成。主程序调用各子程序，进行与上位机的通信、I/O、QEP、定时器及中间寄存器的初始化、设置中断标志、读取计数器的值、计算各控制量、积分平滑等功能。当发生中断时，调用相应中断程序，并修改或重置标志位。

图 2 所示为 DSP 主程序的流程图。主 CPU 使用硬件复位控制 DSP 的复位操作，DSP 复位后运行片内 ROM 或加载到 RAM 中的系统主程序。DSP 主程序由初始化程序、时钟循环等待中断程序组成。初始化程序完成所有变量的初始化，复位全部外设和关闭所有输出。之后进入循环和等待中断的过程，检测到主机命令之后，读取命令并根据系统需要调用相应的处理程序。命令处理完后再进入循环等待状态，命令处理程序是实现运动控制器功能的关键程序，包括运动控制的算法，速度控制、位置控制等功能的实现，还包括完成数据写入和读取等功能，同时对外部中断进行处理。当上位机给运动控制卡发送控制命令时，DSP 首先读取主机发送来的轴的目标位置，根据速度控制的模式设定指令选择相应的速度控制算法，同时查询外部事件，如有事件发生，执行相应的处理程序。接着就可以送出轴的控制输出，检测各轴是否都完成运动（判断轴状态寄存器完成标志位），完成则推出命令处理程序，否则继续执行。

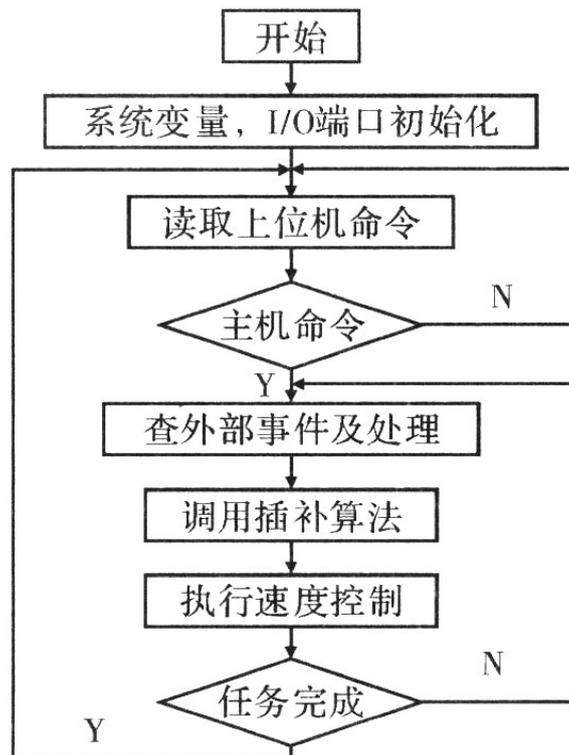


图2 DSP 主程序流程框图

4 结束语

运动控制器的硬件设计需要注意：如抗干扰、外围电路的速度与 DSP 的实时性能匹配问题。这些问题相互影响，要确定一个正确的电路结构和合理的 PCB 布线，需要大量的实际经验，因此在电路结构方面仍有待改进，使之更适应稳定、高速的控制要求。对控制软件的改进主要包括以下两方面：

(1) 完成上位机上接口函数、运动控制函数库和上层调试环境的设计、编写 NURBS 数学处理程序，在运动控制器内部实现不同的插补算法，建立运动控制器的操作平台和完善的人机交互功能，使得运动控制器具有更强大的控制性能和更容易编程；

(2) 对伺服电机的控制只提供了硬件上的支持，在软件上需要对光电编码器的反馈信号进行分析，计算出与给定位置的误差，再通过软件 PID 算法调节器获得位置控制量来控制伺服系统。

相信对你有帮助的：

[DSP+FPGA 在高速高精运动控制器中的应用](#)

[FPGA+DSP 在空中背景下运动目标实时跟踪系统中的应用](#)

介绍 **dsp** 知识，为大家提供最新的 **dsp** 资讯，更多内容可以去南京研旭电气科技有限公司的官网 www.njyxdq.com www.f28335.com 或者官方论坛，嵌嵌 **dsp** 论坛 www.armdsp.net 进行交流学习

欢迎大家收听嵌嵌 **dsp** 论坛的官方微博

<http://t.qq.com/qianqiandsp>