



奋斗的小孩之 altera 系列

第六篇 打开工程

我们用 quartus ii 进行 fpga 设计，就必须在 quartus ii 工程里面进行操作，否则一些将是徒劳的。那么我们新建好的工程，怎么打开呢？有如下几种方式：

一、找到工程文件，然后双击。

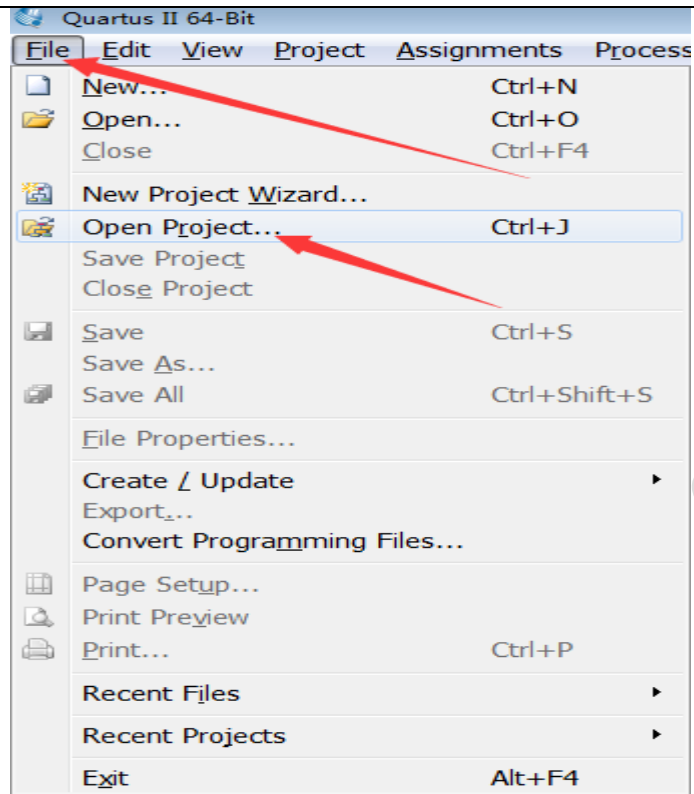


一定要注意，红色箭头所指向的才是工程文件，只有双击它，我们才能工程。

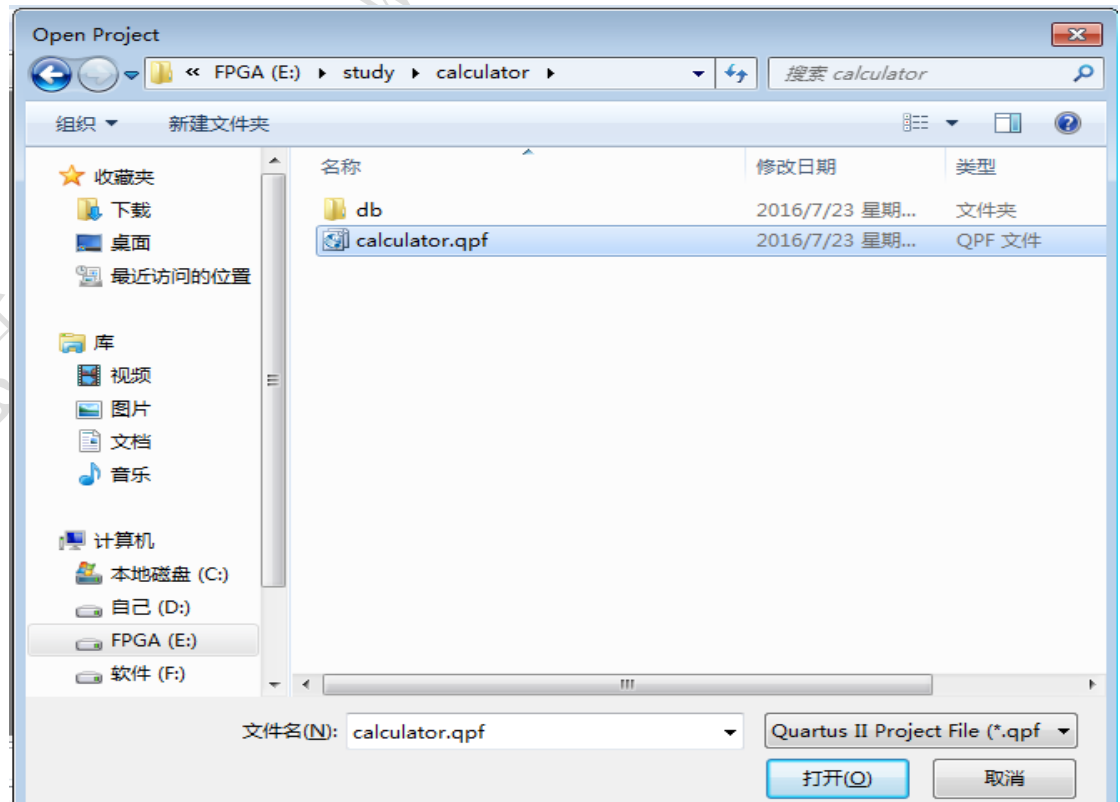
二、在 quartus ii 打开工程。

1. 点击 file，选择 open project。

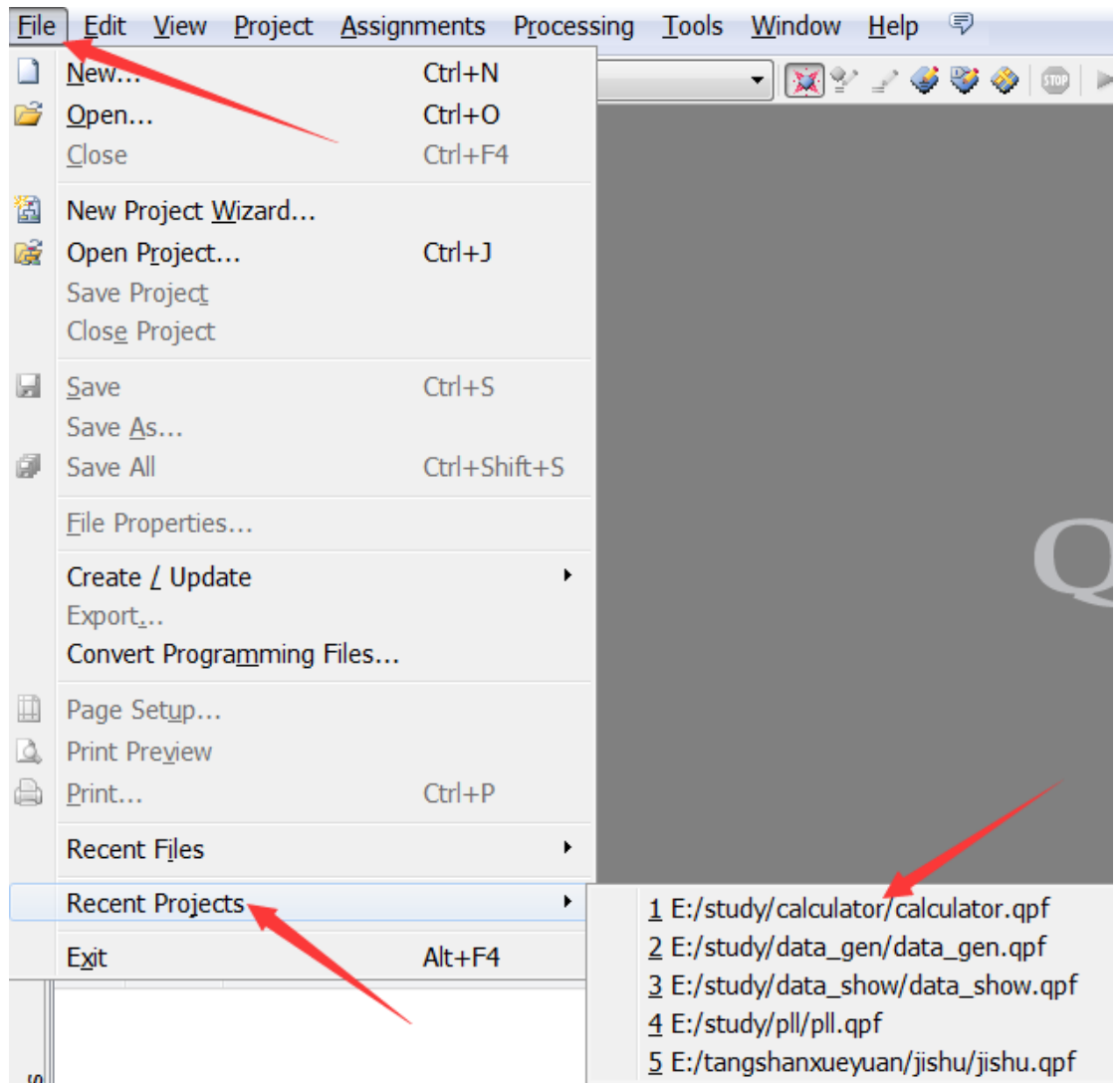
注意：很多小伙伴使用 quartus ii 进行设计时，不打开工程，而是直接选择 open，打开了 verilog 文件，这种做法是错误的。导致无法编译、无法进行后续的设计。



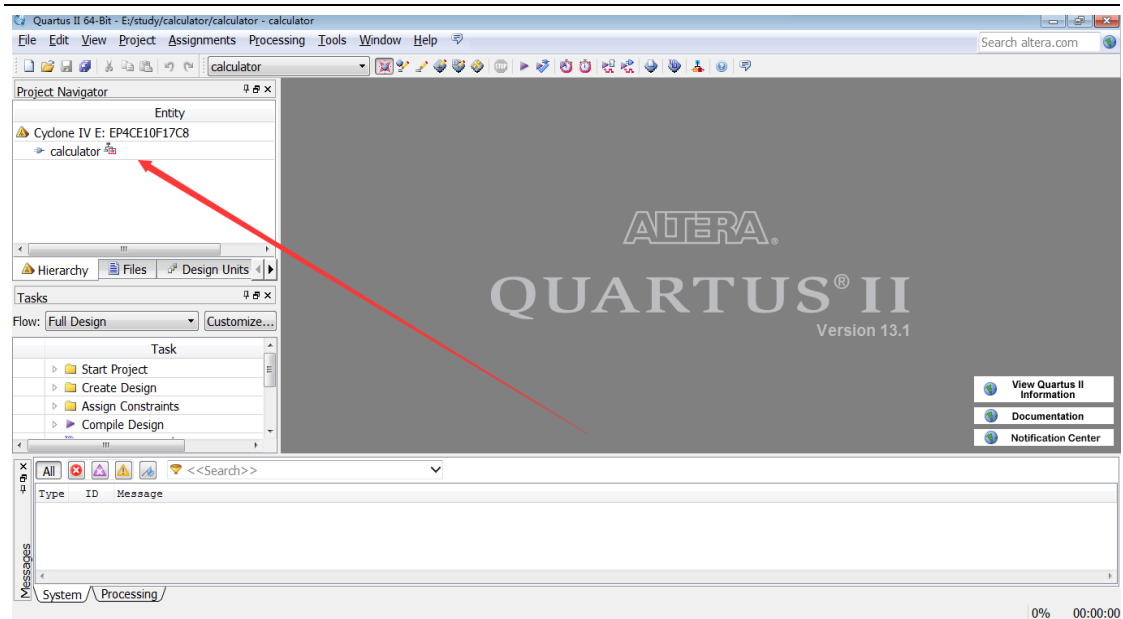
2. 找到工程文件，点击打开。



三、在 file—recent projects 中找到最近打开的工程。



通过上述的三种方法都可以成功打开我们新建好的工程，界面如下：



打开工程以后，我们就可以进行后面的设计了。如果大家新建工程完成之后，没有关闭软件，那么就不必再一次打开工程了。

制作人：奋斗的小孩

fpga 交流群：282124839